

АННОТАЦИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

Наименование дисциплины (модуля)

Архитектура ЭВМ

Наименование ОПОП ВО

11.03.02 Инфокоммуникационные технологии и системы связи. Интернет-вещей и оптические системы и сети

Цели и задачи дисциплины (модуля)

Целью освоения дисциплины «Архитектура ЭВМ» является теоретическая и практическая подготовка студентов в области информационных технологий в такой степени, чтобы они могли выбирать необходимые технические, алгоритмические, программные и технологические решения, уметь объяснить принципы их функционирования и правильно их использовать при эксплуатации средств вычислительной техники.

Задачи освоения дисциплины состоят: в формировании у студентов знаний по дисциплине, достаточных для самостоятельного освоения вычислительных систем с новыми архитектурами; в ознакомлении студентов с техническими (аппаратными), программными и технологическими решениями, используемыми для описания и разработки ЭВМ; в выработке у студентов практических навыков написания низкоуровневых программ на языке ассемблера, в том числе для программирования аппаратных ресурсов ЭВМ.

Результаты освоения дисциплины (модуля)

Планируемыми результатами обучения по дисциплине являются знания, умения, навыки, соотнесенные с компетенциями, которые формирует дисциплина, и обеспечивающие достижение планируемых результатов по образовательной программе в целом. Перечень компетенций, формируемых в результате изучения дисциплины, приведен в таблице 1.

Таблица 1 – Компетенции обучающегося, формируемые в результате освоения дисциплины (модуля)

Название ОПОП ВО, сокращенное	Код и формулировка компетенции	Код и формулировка индикатора достижения компетенции	Результаты обучения по дисциплине		
			Код результата	Формулировка результата	
11.03.02 «Инфокоммуникационные технологии и системы связи» (Б-ИК)	ПКВ-6 : Способен осуществлять управление доступом к программно-аппаратным средствам информационных служб, мониторинг состояния оборудования и учет отказов оборудования инфокоммуникационной	ПКВ-6.1к : Управляет доступом к программно-аппаратным средствам информационных служб	РД1	Знание	основных способов реализации информационных систем и устройств
			РД2	Знание	основных технологически принципов и методов разработки объектов профессиональной деятельности

			РД3	Умение	выбирать и оценивать способы реализации информационнь систем и устройств
			РД4	Умение	использовать технологии разработки объектов профессиональ деятельности
			РД5	Навыки	владения основными методами выбо и оценки способ реализации информационнь систем и устройств
			РД6	Навыки	владения основными технологически принципами и методами разработки объектов профессиональ деятельности

Основные тематические разделы дисциплины (модуля)

- 1) Понятие вычислительной машины и комплекса
- 2) Процессоры, их виды и назначение
- 3) Состав команд некоторых типов процессоров, сравнительный анализ команд современных процессоров фирм INTEL
- 4) CISC и RISC компьютеры
- 5) Состав регистров и команды процессоров ряда Intel 80x86
- 6) Математические (арифметические) сопроцессоры
- 7) Управление оперативной памятью
- 8) Системные магистрали
- 9) Системы прерываний компьютера
- 10) Архитектура видеоадаптеров
- 11) Многопроцессорные вычислительные системы

Трудоемкость дисциплины (модуля) и виды учебной работы

Объем дисциплины (модуля) в зачетных единицах с указанием количества академических часов, выделенных на контактную работу с обучающимися (по видам учебных занятий) и на самостоятельную работу по всем формам обучения, приведен в таблице 2.

Таблица 2 – Трудоёмкость дисциплины

Название ОПОП ВО	Форма обуче-ния	Часть УП	Семестр (ОФО) или курс (ЗФО,	Трудо-емкость	Объем контактной работы (час)		СРС	Форма аттес-тации
				(З.Е.)	Всего	Аудиторная		
						Внеауди-торная		

			ОЗФО)			лек.	прак.	лаб.	ПА	КСР		
11.03.02 Инфокоммуникационные технологии и системы связи	ОФО	Б1.ДВ.Б	4	3	55	18	0	36	1	0	53	ДЗ

Составители(ль)

Васильев Б.К., кандидат химических наук, доцент, Кафедра информационных технологий и систем, boris.vasiliev@vvsu.ru